



## Czujnik widełkowy (6058599) serii WF - SICK



**Numer artykułu SKU:  
OC-SICK040200**

Numer artykułu producenta:  
-----

Tylko na zamówienie



## OPIS PRODUKTU

### Cechy

Zasada działania	Zasada wykrywania optycznego
Wymiary (szer. x wys. x głęb.)	10 mm x 110 mm x 57 mm
Szerokość widełek	80 mm
Głębokość widełek	42 mm
Najmniejszy wykrywalny obiekt (MDO)	0,2 mm
Wykrywanie etykiet	?
Rodzaj ustawiania	Przycisk Teach-in, Przewód (uczenie (Teach-in), czułość, aktywny na jasno/ciemno, blokada przycisków, dynamiczna konfiguracja Teach-in)
Konfiguracja Teach-in	1-punktowa konfiguracja Teach-in 2-punktowe uczenie (Teach-in) Dynamiczna konfiguracja Teach-in
Funkcja wyjścia	Przełączanie jasno-ciemno ustawiane przełącznikiem

### Mechanika/elektryka

Pobór prądu	20 mA <sup>1)</sup>
Stabilność czasu odpowiedzi	± 20 μs
Jitter	17 μs

Wyjście przełączające	Push-Pull: PNP/NPN
Wyjścia przełączającego (napięcie)	Przeciwtakt: PNP/NPN HIGH = $U_{V-} < 2 V$ /Low: $\leq 2 V$
Tryb przełączania	Załączany na jasno/ciemno
Prąd wyjściowy $I_{maks.}$	100 mA
Wejście, konfiguracja Teach-in (ET)	Teach: $U > 5 V \dots < U_{V-}$ Run: $U < 4 V$
Czas inicjalizacji	40 ms
Poziom czasu	Switch-off delay, 0 ms / 8 ms / 16 ms / 32 ms / 65 ms / 130 ms / 260 ms / 520 ms, adjustable via IO-Link (0 ms = default)
Typ przyłącza	Wtyk M8, 4-biegunowy
Układy zabezpieczające	Przyłącza $U_{V-}$ z zabezpieczeniem przed zmianą polaryzacji Wyjście Q chronione przed zwarcie Tłumienie impulsów zakłócających
Masa	Ok. 36 g ... 160 g <sup>2)</sup>
Materiał obudowy	Aluminium

<sup>1)</sup>Bez obciążenia.

<sup>2)</sup>Zależnie od szerokości widetek.

## Charakterystyka bezpieczeństwa technicznego

MTTF<sub>D</sub> 97 lat(a)

DC<sub>avg</sub> 0 %

## Interfejs komunikacyjny

IO-Link  , IO-Link V1.1

VendorID 26

DeviceID HEX 8000AE

DeviceID DEC 8388782

Czas cyklu 2,3 ms

Struktura danych procesowych A

Bit 0 = sygnał przełączający Q<sub>L1</sub>  
Bit 1 = sygnał przełączający Q<sub>L2</sub>  
Bit 2 = nieużywany  
Bit 3 = operacja uczenia w toku  
Bit 4 ... 15 = puste

Struktura danych procesowych B

Bit 0 = sygnał przełączający Q<sub>L1</sub>  
Bit 1 = alarm jakości procesu  
Bit 2 = nieużywany  
Bit 3 = operacja uczenia w toku  
Bit 4 ... 15 = puste

Struktura danych procesowych C

Bit 0 = sygnał przełączający Q<sub>L1</sub>  
Bit 1 = sygnał przełączający Q<sub>L2</sub>  
Bit 2 = nieużywany  
Bit 3 = operacja uczenia w toku  
Bit 4 ... 5 = puste  
Bit od 6 do 15 = wartość pomiarowa

Struktura danych procesowych D

Bit 0 = sygnał przełączający Q<sub>L1</sub>  
Bit 1 = alarm jakości procesu  
Bit 2 = nieużywany  
Bit 3 = operacja uczenia w toku  
Bit 4 ... 5 = puste  
Bit od 6 do 15 = wartość pomiarowa

## Dane dotyczące otoczenia

Odporność na udary Wg EN 60068-2-27

Nr pliku UL NRKH.E191603

## Smart Task

Oznaczenie Smart Task Logika podstawowa

## Certyfikaty

EU declaration of conformity [?](#)

UK declaration of conformity [?](#)

ACMA declaration of conformity [?](#)

MAR declaration of conformity [?](#)

China-RoHS [?](#)

Certyfikat cULus [?](#)

IO-Link [?](#)

Bezpieczeństwa fotobiologicznego (IEC EN 62471) [?](#)

## Klasyfikacje

ECLASS 5.0 27270909

ECLASS 5.1.4 27270909

ECLASS 6.0 27270909

ECLASS 6.2 27270909

ECLASS 7.0 27270909

ECLASS 8.0 27270909

ECLASS 8.1 27270909

ECLASS 9.0 27270909

ECLASS 10.0 27270909

ECLASS 11.0 27270909

ECLASS 12.0 27270909

ETIM 5.0 EC002720

ETIM 6.0 EC002720

ETIM 7.0 EC002720

ETIM 8.0 EC002720

UNSPSC 16.0901 39121528

---

## DANE TECHNICZNE

Nr kat.

OC-SICK040200

Data wygenerowania podsumowania: 05.06.2026r, g. 11:15